

RD707 型低压高速双 8 通道模拟多路复用器

产品概述

RD707 是低压 CMOS 模拟多路复用器，内置两组 8 路差分通道，RD707 根据 3 位二进制地址线 A0,A1,A2 所确定的地址，将 8 路差分输入之一传输到公共差分输出，且两组同时输出。

产品特点

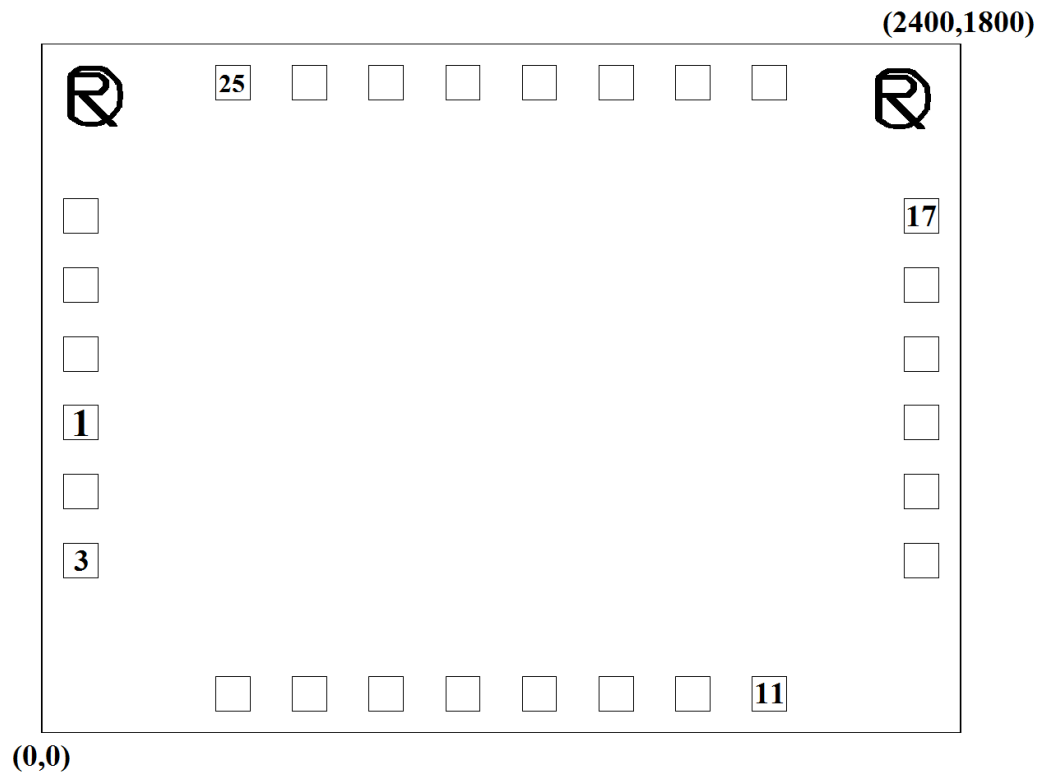
- 单/双电源供电，额定电压单电源 1.8V~5.5V，双电源为±3V
- 导通电阻低
- 漏电流小
- 开关时间快
- 低功耗

特性说明

绝对最大额定参数

- V_{DD} 到 V_{SS} : 7V
- V_{DD} 到 GND: -0.3V~7V
- V_{SS} 到 GND: +0.3V~-3.5V
- 模拟输入: $V_{SS}-0.3V\sim V_{DD}+0.3V$ 或 30mA, 以先到者为准
- 数字输入: $V_{SS}-0.3V\sim V_{DD}+0.3V$ 或 30mA, 以先到者为准
- 贮存温度 (Tstg): -65°C~+150°C
- 引脚温度, 焊接 (10s): 300°C
- 工作温度: -55°C~+125°C

PAD 信息



序号	管脚	坐标	序号	管脚	坐标
1	V _{DD}	(102.0 , 810.0)	15	A2	(2298.0 , 990.0)
2	DB	(102.0 , 630.0)	16	A1	(2298.0 , 1170.0)
3	NC	(102.0 , 450.0)	17	A0	(2298.0 , 1350.0)
4	S8B	(500.0 , 102.0)	18	EN	(1900.0 , 1698.0)
5	S7B	(700.0 , 102.0)	19	S1A	(1700.0 , 1698.0)
6	S6B	(900.0 , 102.0)	20	S2A	(1500.0 , 1698.0)
7	S5B	(1100.0 , 102.0)	21	S3A	(1300.0 , 1698.0)
8	S4B	(1300.0 , 102.0)	22	S4A	(1100.0 , 1698.0)
9	S3B	(1500.0 , 102.0)	23	S5A	(900.0 , 1698.0)
10	S2B	(1700.0 , 102.0)	24	S6A	(700.0 , 1698.0)
11	S1B	(1900.0 , 102.0)	25	S7A	(500.0 , 1698.0)
12	GND	(2298.0 , 450.0)	26	S8A	(102.0 , 1350.0)
13	NC	(2298.0 , 630.0)	27	V _{SS}	(102.0 , 1170.0)
14	NC	(2298.0 , 810.0)	28	DA	(102.0 , 990.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：2400um*1800um（不包含划片道尺寸）