

74LVTH16245 型三态输出 16 位总线收发器

产品概述

74LVTH16245 是 16 位(三态输出)总线收发器, 工作温度范围 $-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$, 工作电源电压 $3.3\text{V}\sim 5\text{V}$ 。方向控制(DIR)输入端和使能输入端 OEb 控制 B 端口输出或 A 端口输出, 或输出高阻态。

产品特点

- 基于先进的高可靠超深亚微米 BCD 工艺
- 可适应极端恶劣工作环境
- 双 8 位总线收发器方向控制和使能端相互独立
- 输出驱动能力强
- 分布式 V_{CC} 和 GND 引脚抗噪能力强
- 优化引脚布局利于产品集成
- 具备三态功能, 支持热插拔应用
- 推挽输出结构, 便于应用
- $\text{ESD}\geq 2000\text{V}$

特性说明

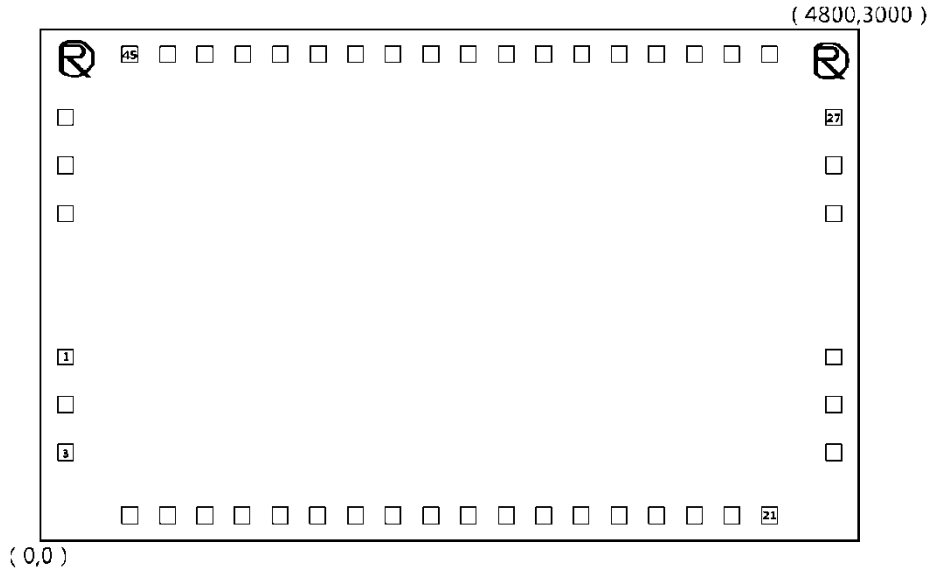
绝对最大额定参数

- 电源电压 (V_{CC}): $-0.5\text{V}\sim+6\text{V}$
- 输入电压 (V_{IN}): $-0.5\text{V}\sim+6\text{V}$
- 输出电压 (V_{OUT}): $-0.5\text{V}\sim V_{CC}+0.5\text{V}$
- 输入钳位电流 (I_{IK}): $\pm 20\text{mA}$ ($V_I<0$)
- 输出钳位电流 (I_{OK}): $\pm 20\text{mA}$ ($V_O<0$)
- 输出电流 (I_O): $\pm 25\text{mA}$
- 贮存温度 (T_{stg}): $-65^{\circ}\text{C}\sim+150^{\circ}\text{C}$
- 结温 (T_J): 175°C

推荐工作条件

- 电源电压 (V_{CC}): $+2.7\text{V}\sim+5.5\text{V}$
- 输入电压范围(V_{IN}): $0\sim V_{CC}$
- 输出电压范围(V_{OUT}): $0\sim V_{CC}$
- 工作环境温度 (T_A): $-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$
- 输入上升下降时间比率 ($\Delta t/\Delta V$): 8ns/V

PAD 信息



序号	管脚	坐标	序号	管脚	坐标
1	1DIR	(152.0, 1080.0)	25	2OE	(4648.0 , 1920.0)
2	1B1	(152.0, 800.0)	26	2A8	(4648.0 , 2200.0)
3	1B2	(152.0, 520.0)	27	2A7	(4648.0 , 2480.0)
4	GND	(530.0, 152.0)	28	GND	(4270.0 , 2848.0)
5	1B3	(750.0, 152.0)	29	2A6	(4050.0 , 2848.0)
6	1B4	(970.0 , 152.0)	30	2A5	(3830.0 , 2848.0)
7	V _{CC}	(1190.0 , 152.0)	31	V _{CC}	(3610.0 , 2848.0)
8	1B5	(1410.0 , 152.0)	32	2A4	(3390.0 , 2848.0)
9	1B6	(1630.0 , 152.0)	33	2A3	(3170.0 , 2848.0)
10	GND	(1850.0 , 152.0)	34	GND	(2950.0 , 2848.0)
11	1B7	(2070.0 , 152.0)	35	2A2	(2730.0 , 2848.0)
12	1B8	(2290.0 , 152.0)	36	2A1	(2510.0 , 2848.0)
13	2B1	(2510.0 , 152.0)	37	1A8	(2290.0 , 2848.0)
14	2B2	(2730.0 , 152.0)	38	1A7	(2070.0 , 2848.0)
15	GND	(2950.0 , 152.0)	39	GND	(1850.0 , 2848.0)
16	2B3	(3170.0 , 152.0)	40	1A6	(1630.0 , 2848.0)
17	2B4	(3390.0 , 152.0)	41	1A5	(1410.0 , 2848.0)
18	V _{CC}	(3610.0 , 152.0)	42	V _{CC}	(1190.0 , 2848.0)
19	2B5	(3830.0 , 152.0)	43	1A4	(970.0 , 2848.0)
20	2B6	(4050.0, 152.0)	44	1A3	(750.0 , 2848.0)
21	GND	(4270.0, 152.0)	45	GND	(530.0 , 2848.0)
22	2B7	(4648.0 , 520.0)	46	1A2	(152.0, 2480.0)
23	2B8	(4648.0 , 800.0)	47	1A1	(152.0, 2200.0)
24	2DIR	(4648.0 , 1080.0)	48	1OE	(152.0, 1920.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：4800um*3000um（不包含划片道尺寸）