

## RD74LVTH162245 型三态输出 16 位总线收发器

### 产品概述

RD74LVTH162245 是具备总线保持、三态输出的 16 位（双 8 位）总线收发器；工作温度范围  $-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$ ，工作电源电压  $1.8\text{V}\sim 5\text{V}$ 。工作状态下的电源电流小于  $100\text{mA}$ ，静态维持电流小于  $0.75\text{mA}$ ，时间延时在  $3.3\text{V}\sim 5\text{V}$  下小于  $10\text{ns}$ 。方向控制（DIR）输入端和使能输入端 OEb 控制 B 端口输出或 A 端口输出，或输出高阻态。

### 产品特点

- 基于先进的高可靠的超深亚微米 BCD 工艺
- 可适应极端恶劣工作环境
- 具有总线保持功能
- 具有断电保护功能
- 输入和输出范围： $0\sim 5\text{V}$
- 宽电压电源范围： $V_{\text{CC}}=1.8\sim 5\text{V}$
- 双 8 位总线收发器方向控制和使能端相互独立
- 引脚和功能与 54 系列兼容
- $\text{ESD}\geq 2000\text{V}$

### 特性说明

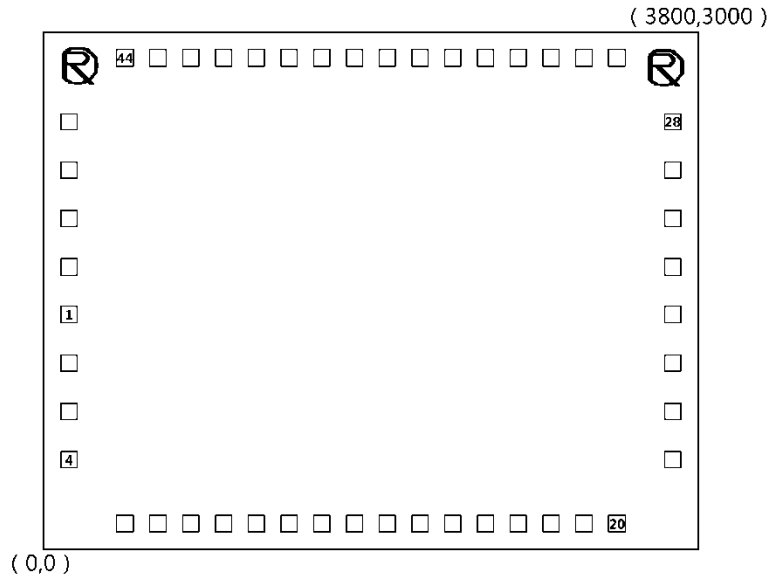
#### 绝对最大额定参数

- 电源电压 ( $V_{\text{CC}}$ ):  $-0.5\text{V}\sim+6\text{V}$
- 输入电压 ( $V_{\text{IN}}$ ):  $-0.5\text{V}\sim+6\text{V}$
- 输出电压 ( $V_{\text{OUT}}$ ):  $-0.5\text{V}\sim+6\text{V}$
- 输入/输出钳位电流 ( $I_{\text{IK}}, I_{\text{OK}}$ ):  $-50\text{mA}$
- 输出电流（每个管脚）( $I_{\text{OUT}}$ ):  $\pm 50\text{mA}$
- 结温 ( $T_{\text{J}}$ ):  $150^{\circ}\text{C}$
- 贮存温度 ( $T_{\text{stg}}$ ):  $-65^{\circ}\text{C}\sim+150^{\circ}\text{C}$

#### 推荐工作条件

- 电源电压( $V_{\text{CC}}$ ):  $+1.8\text{V}\sim+5\text{V}$
- 输入电压( $V_{\text{IH}}$ ):  $-0.3\text{V}\sim+5\text{V}$
- 输出电压( $V_{\text{OUT}}$ ):  $0.0\text{V}\sim V_{\text{CC}}$
- 最大高电平输出电流( $I_{\text{OH}}$ ): A 端:  $V_{\text{CC}}=1.8\text{V}$ :  $-4\text{mA}$       B 端:  $V_{\text{CC}}=1.8\text{V}$ :  $-6\text{mA}$
- 最大低电平输出电流( $I_{\text{OL}}$ ): A 端:  $V_{\text{CC}}=1.8\text{V}$ :  $+4\text{mA}$       B 端:  $V_{\text{CC}}=1.8\text{V}$ :  $+6\text{mA}$
- $V_{\text{CC}}=3.0\text{V}$  时输入上升下降时间比率( $\Delta t/\Delta V$ ):  $0\sim 10\text{ns/V}$
- 推荐工作温度范围:  $-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$

## PAD 信息



序号	管脚	坐标	序号	管脚	坐标
1	1DIR	( 152.0, 1362.0 )	25	2 $\bar{G}$	( 3648.0, 1638.0 )
2	1B0	( 152.0, 1082.0 )	26	2A7	( 3648.0, 1918.0 )
3	1B1	( 152.0, 802.0 )	27	2A6	( 3648.0, 2198.0 )
4	GND	( 152.0, 522.0 )	28	GND	( 3648.0, 2478.0 )
5	1B2	( 475.0, 152.0 )	29	2A5	( 3325.0, 2848.0 )
6	1B3	( 665.0, 152.0 )	30	2A4	( 3135.0, 2848.0 )
7	V <sub>CC</sub>	( 855.0, 152.0 )	31	V <sub>CC</sub>	( 2945.0, 2848.0 )
8	1B4	( 1045.0, 152.0 )	32	2A3	( 2755.0, 2848.0 )
9	1B5	( 1235.0, 152.0 )	33	2A2	( 2565.0, 2848.0 )
10	GND	( 1425.0, 152.0 )	34	GND	( 2375.0, 2848.0 )
11	1B6	( 1615.0, 152.0 )	35	2A1	( 2185.0, 2848.0 )
12	1B7	( 1805.0, 152.0 )	36	2A0	( 1995.0, 2848.0 )
13	2B0	( 1995.0, 152.0 )	37	1A7	( 1805.0, 2848.0 )
14	2B1	( 2185.0, 152.0 )	38	1A6	( 1615.0, 2848.0 )
15	GND	( 2375.0, 152.0 )	39	GND	( 1425.0, 2848.0 )
16	2B2	( 2565.0, 152.0 )	40	1A5	( 1235.0, 2848.0 )
17	2B3	( 2755.0, 152.0 )	41	1A4	( 1045.0, 2848.0 )
18	V <sub>CC</sub>	( 2945.0, 152.0 )	42	V <sub>CC</sub>	( 855.0, 2848.0 )
19	2B4	( 3135.0, 152.0 )	43	1A3	( 665.0, 2848.0 )
20	2B5	( 3325.0, 152.0 )	44	1A2	( 475.0, 2848.0 )
21	GND	( 3648.0, 522.0 )	45	GND	( 152.0, 2478.0 )
22	2B6	( 3648.0, 802.0 )	46	1A1	( 152.0, 2198.0 )
23	2B7	( 3648.0, 1082.0 )	47	1A0	( 152.0, 1918.0 )
24	2DIR	( 3648.0, 1362.0 )	48	1 $\bar{G}$	( 152.0, 1638.0 )

说明：标准 PAD 尺寸为：90um X 90um。

芯片尺寸：3800um\*3000um（不包含划片道尺寸）