

74ALVC164245 三态输出 16 位双向多功能总线收发器

产品概述

74ALVC164245 是具备施密特、冷备份、三态输出的 16 位双向多功能总线收发器，该产品是 5V/3.3V 双电源供电。方向控制 (DIR) 输入端和使能输入端 OEb 控制 B 端口输出或 A 端口输出，或输出高阻态。

产品特点

- 具有冷备份功能
- 双电源双向电平转换器
- 基于先进的高可靠的超深亚微米 BCD 工艺
- 可适应极端恶劣工作环境
- 电压电源范围： $V_{CC}=2.7\sim 5.5V$
- 双 8 位总线收发器方向控制和使能端相互独立
- 可兼容双 8 位总线系统
- I/O 端口具有施密特结构：典型滞回窗口 100mV
- 高速： T_{pd} (典型值)=8ns
- ESD $\geq 2000V$

特性说明

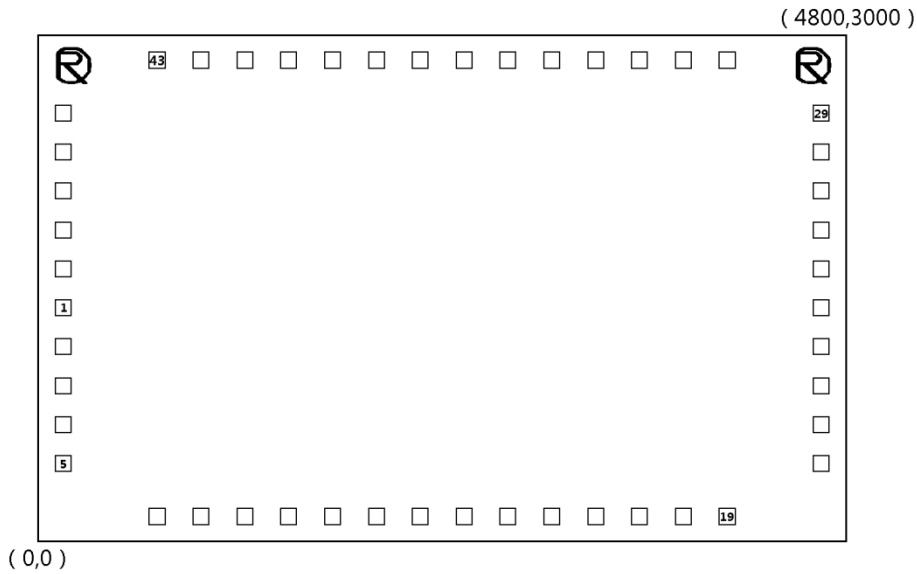
绝对最大额定参数

- 电源电压 (V_{CC}): $V_{CC1}: -0.3V\sim +6.0V$
 $V_{CC2}: -0.3V\sim +6.0V$
- 输入电压 (V_{IN}): A 端: $-0.3V\sim V_{CC1}+0.3V$
B 端: $-0.3V\sim V_{CC1}+0.3V$
- 输出电压 (V_{OUT}): A 端: $-0.3V\sim V_{CC1}+0.3V$
B 端: $-0.3V\sim V_{CC1}+0.3V$
- 输出电流 (I_{OUT}): $\pm 12mA$
- 贮存温度 (T_{stg}): $-65^{\circ}C\sim +150^{\circ}C$

推荐工作条件

- 电源电压 (V_{CC}):
 $V_{CC1}: +4.5V\sim +5.5V$ 或 $+2.3V\sim +3.6V$
 $V_{CC2}: +2.3V\sim +3.6V$ 或 $+4.5V\sim +5.5V$
注: 在使用时必须 $V_{CC1}\geq V_{CC2}$
- 输入电压 (V_{IH}): A 端: $+0.0V\sim V_{CC1}$
B 端: $+0.0V\sim V_{CC1}$
- 输出电压 (V_{OUT}): $+0.0V\sim V_{CC1}$
- 工作环境温度 (T_C): $-40^{\circ}C\sim +85^{\circ}C$
- $V_{CC}=3.0V、4.5V$ 或 $5.5V$ 时输入上升/下降时间比率 ($\Delta t/\Delta V$): $0\sim 8ns/V$

PAD 信息



序号	管脚	坐标	序号	管脚	坐标
1	DIR1	(152.0, 1385.0)	25	$\overline{\text{OE}}2$	(4648.0 , 1615.0)
2	1B1	(152.0, 1155.0)	26	2A8	(4648.0 , 1845.0)
3	1B2	(152.0, 925.0)	27	2A7	(4648.0 , 2075.0)
4	V _{SS}	(152.0, 695.0)	28	V _{SS}	(4648.0 , 2305.0)
5	1B3	(152.0, 465.0)	29	2A6	(4648.0 , 2535.0)
6	1B4	(710.0 , 152.0)	30	2A5	(4090.0 , 2848.0)
7	V _{CC1}	(970.0 , 152.0)	31	V _{CC2}	(3830.0 , 2848.0)
8	1B5	(1230.0 , 152.0)	32	2A4	(3570.0 , 2848.0)
9	1B6	(1490.0 , 152.0)	33	2A3	(3310.0 , 2848.0)
10	V _{SS}	(1750.0 , 152.0)	34	V _{SS}	(3050.0 , 2848.0)
11	1B7	(2010.0 , 152.0)	35	2A2	(2790.0 , 2848.0)
12	1B8	(2270.0 , 152.0)	36	2A1	(2530.0 , 2848.0)
13	2B1	(2530.0 , 152.0)	37	1A8	(2270.0 , 2848.0)
14	2B2	(2790.0 , 152.0)	38	1A7	(2010.0 , 2848.0)
15	V _{SS}	(3050.0 , 152.0)	39	V _{SS}	(1750.0 , 2848.0)
16	2B3	(3310.0 , 152.0)	40	1A6	(1490.0 , 2848.0)
17	2B4	(3570.0 , 152.0)	41	1A5	(1230.0 , 2848.0)
18	V _{CC1}	(3830.0 , 152.0)	42	V _{CC2}	(970.0 , 2848.0)
19	2B5	(4090.0 , 152.0)	43	1A4	(710.0 , 2848.0)
20	2B6	(4648.0 , 465.0)	44	1A3	(152.0 , 2535.0)
21	V _{SS}	(4648.0 , 695.0)	45	V _{SS}	(152.0 , 2305.0)
22	2B7	(4648.0 , 925.0)	46	1A2	(152.0 , 2075.0)
23	2B8	(4648.0 , 1155.0)	47	1A1	(152.0 , 1845.0)
24	DIR2	(4648.0 , 1385.0)	48	$\overline{\text{OE}}1$	(152.0 , 1615.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：4800um*3000um（不包含划片道尺寸）