

RD74LVC573 型八路三态输出 D 锁存器

产品概述

RD74LVC573 是具有三态输出的八位 D 锁存器。

产品特点

- 输出限流 24mA
- 宽工作电压范围
- 传输速度快
- 可靠性高
- 抗噪能力强
- 适应极端恶劣环境
- ESD \geq 2000V

特性说明

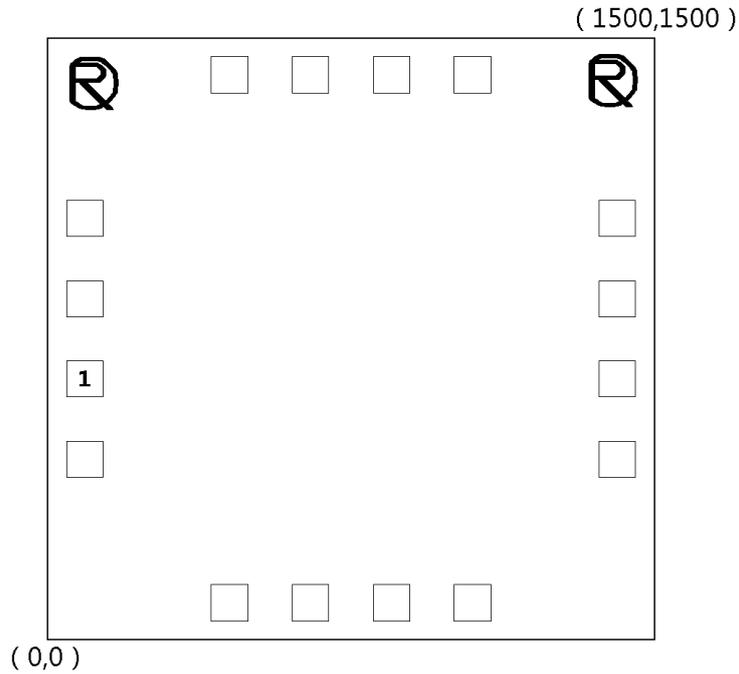
绝对最大额定参数

- 电源电压 (V_{CC}): -0.5 V~+6.0V
- 输入钳位电流 (I_{IK}): ± 20 mA
- 输出钳位电流 (I_{OK}): ± 50 mA
- 输出电流 (I_O): ± 50 mA
- 电源漏电 (I_{CC}): ± 100 mA
- 贮存温度 (T_{stg}): -65 $^{\circ}$ C~+150 $^{\circ}$ C
- 最大功率损耗 (P_D): 500mW

推荐工作条件

- 电源电压 (V_{CC}): +1.8V~+3.3V
- 工作环境温度 (T_A): -55 $^{\circ}$ C~+125 $^{\circ}$ C

PAD 信息



序号	管脚	坐标
1	\overline{OE}	(93.0, 650.0)
2	D ₀	(93.0, 450.0)
3	D ₁	(450.0, 93.0)
4	D ₂	(650.0, 93.0)
5	D ₃	(850.0, 93.0)
6	D ₄	(1050.0, 93.0)
7	D ₅	(1250.0, 93.0)
8	D ₆	(1450.0, 93.0)
9	D ₇	(1807.0, 450.0)
10	GND	(1807.0, 650.0)
11	\overline{LE}	(1807.0, 850.0)
12	Q ₇	(1807.0, 1050.0)
13	Q ₆	(1450.0, 1407.0)
14	Q ₅	(1250.0, 1407.0)
15	Q ₄	(1050.0, 1407.0)
16	Q ₃	(850.0, 1407.0)
17	Q ₂	(650.0, 1407.0)
18	Q ₁	(450.0, 1407.0)
19	Q ₀	(93.0, 1050.0)
20	V _{CC}	(93.0, 850.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：1500um*1500um（不包含划片道尺寸）