

RD74LVC245 型八路三态输出双向缓冲器

产品概述

RD74LVC245 是带总线保持功能的八位双向总线收发器。方向控制输入端决定通过双向收发器的数据流的方向，使能端决定处于传输状态还是高阻态。当使能端为低电平时，信号才可在 A 和 B 之间互相传输，此时若方向控制端为高电平，则信号由 A 传输到 B，若方向控制端为低电平，则信号由 B 传输到 A；当使能端为高电平时，器件处于高阻态。

产品特点

- 低功耗
- 双向数据路径
- A 和 B 输出限流 24mA
- 传输速度快
- 可靠性高
- 适应极端恶劣环境
- 抗噪能力强
- ESD \geq 2000V

特性说明

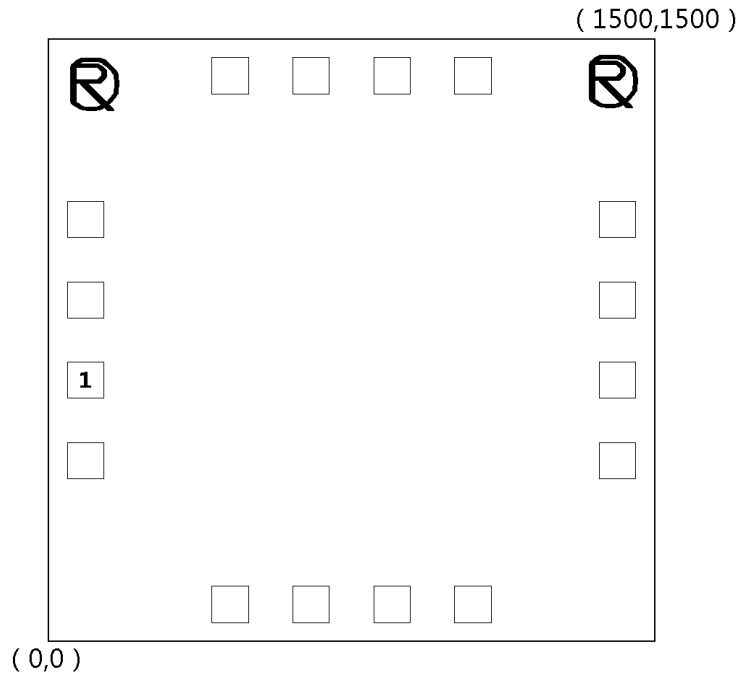
绝对最大额定参数

- 电源电压 (V_{CC}): -0.5 V~+6.0V
- 输入电压 (V_{IN}): -0.5 V~ $V_{CC}+0.5V$
- 输出电压 (V_{OUT}): -0.5V~ $V_{CC}+0.5V$
- 输入/出钳位电流 (I_{IK}/I_{OK}): $\pm 20mA$
- 输出电流 (I_o): $\pm 50mA$
- 贮存温度 (T_{stg}): -65 $^{\circ}C$ ~+150 $^{\circ}C$
- 最大功率 (P_D): 500mW
- 结温 (T_j): +175 $^{\circ}C$

推荐工作条件

- 电源电压 (V_{CC}): +1.8V~+3.3V
- 输入电压 (V_{IN}): 0~ V_{CC}
- 输出电压 (V_{OUT}): 0~ V_{CC}
- 工作环境温度 (T_c): -55 $^{\circ}C$ ~+125 $^{\circ}C$
- 输入上升/下降时间 ($V_{CC}=3.6V\sim 5.5V$): 0~8ns

PAD 信息



序号	管脚	坐标
1	DIR	(93.0, 650.0)
2	A1	(93.0 , 450.0)
3	A2	(450.0 , 93.0)
4	A3	(650.0 , 93.0)
5	A4	(850.0 , 93.0)
6	A5	(1050.0 , 93.0)
7	A6	(1250.0 , 93.0)
8	A7	(1450.0 , 93.0)
9	A8	(1807.0 , 450.0)
10	GND	(1807.0 , 650.0)
11	B8	(1807.0 , 850.0)
12	B7	(1807.0 , 1050.0)
13	B6	(1450.0 , 1407.0)
14	B5	(1250.0 , 1407.0)
15	B4	(1050.0 , 1407.0)
16	B3	(850.0 , 1407.0)
17	B2	(650.0 , 1407.0)
18	B1	(450.0 , 1407.0)
19	\overline{OE}	(93.0, 1050.0)
20	V _{CC}	(93.0 , 850.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：1900um*1500um（不包含划片道尺寸）